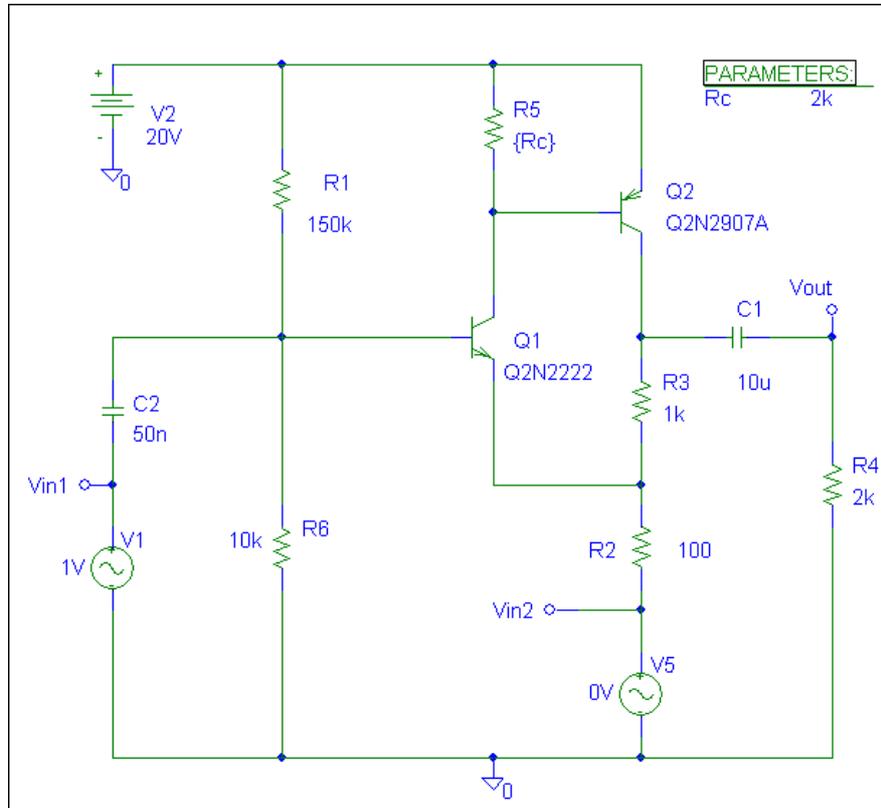


Esercizio 4

Progetto ed analisi di: Circuito amplificatore a BJT a due ingressi



Lo schema di figura mostra uno stadio amplificatore a BJT che ha due porte di ingresso del segnale.

Con la simulazione del circuito:

- Determinare le resistenze equivalenti per l'applicazione del metodo delle costanti di tempo per la bassa frequenza e stimare il valore della frequenza di taglio inferiore.
- Determinare la risposta in frequenza di V_{out}/V_{in1} e di V_{out}/V_{in2} .
- Determinare il guadagno d'anello del circuito
- Ottimizzare il guadagno d'anello al variare del valore di R5 tramite una simulazione parametrica

Commentare i risultati ottenuti